

7MHz、轨到轨输入/输出 CMOS 运算放大器

1 特性

- 高增益带宽：7MHz
- 轨到轨输入及轨到轨输出
- 输入失调电压最大值：±0.7mV
- 输入电压范围：-0.1V ~ +5.6V
(当 $V_s = 5.5V$ 时)
- 工作电压范围：+2.5V ~ +5.5V
- 最高工作温度：+125°C
- 封装：SOT23-5

2 应用

- 传感器
- 光电二极管前置放大器
- 有源滤波器
- 测试设备
- 模数转换驱动

3 概述

RS62X 系列运算放大器可以在低电压下工作，采用轨到轨输出架构，拥有卓越的速度/功耗比，提供高带宽 (7MHz) 和 $3.7V/\mu s$ 的压摆率。该系列运算放大器具有单位增益稳定和超低输入偏置电流的特点。

该器件非常适合传感器接口、有源滤波器和便携式应用。RS62X 系列运算放大器的工作温度范围为 -40°C 至 +125°C，单电源供电情况下，工作电压为 2.5V 至 5.5V。

器件信息 ⁽¹⁾

型号	封装	封装尺寸 (标称值)
RS621	SOT23-5	2.90mm×1.60mm
RS622	SOP8	4.90mm×3.90mm
	MSOP8	3.00mm×3.00mm
	TSSOP8	3.00mm×4.40mm
	DFN2X2-8	2.00mm×2.00mm
RS624	SOP14	8.65mm×3.90mm
	TSSOP14	5.00mm×4.40mm
	DFN3X2-14	3.00mm×2.00mm

(1) 详细的订单型号说明，请参考数据表后的封装选项部分。

目录

1 特性	1
2 应用	1
3 概述	1
4 修订历史	3
5 封装和订单说明⁽¹⁾	4
6 引脚定义和功能	5
7 规格	8
7.1 绝对最大额定参数	8
7.2 ESD 等级	9
7.3 推荐工作条件	9
7.4 典型电气参数	10
7.5 典型参数曲线	12
8 详细说明	15
8.1 概览	15
8.2 反相保护	15
8.3 电磁干扰抑制比 (EMIRR)	15
8.4 EMIRR IN+ 测试配置	16
9 应用与设计	17
9.1 应用注意事项	17
9.2 25-kHz 低通滤波器	17
9.3 设计要求	17
9.4 详细设计流程	17
9.5 应用曲线	18
10 PCB 版图设计	19
10.1 PCB 布局设计注意事项	19
10.2 PCB 布局示意图	19
11 封装规格尺寸	20
12 包装规格尺寸	28

4 修订历史

注意: 更新前的版本页码可能与当前版本不同。

版本	更新日期	变更项目
C.1	2020.12	1) 变更订购信息表中的“包装规格”。 2) 变更文档布局
C.1.1	2024/03/04	修改包装命名
C.2	2025/01/07	1. 在 C.1.1 版本第 8 页添加 MSL 2. 更新引脚定义和功能 3. 在 C.1.1 版本第 6 页添加结至环境热阻 4. 更新包装说明 5. 删除 RS621XK/RS621XM/RS621S XK/RS621SXH/RS622XTDC8/RS622SXN 订单型号 6. 删除 RS621S 和 RS622S 相关内容
C.3	2025/07/15	更新 DFN3X2-14 封装关键参数表

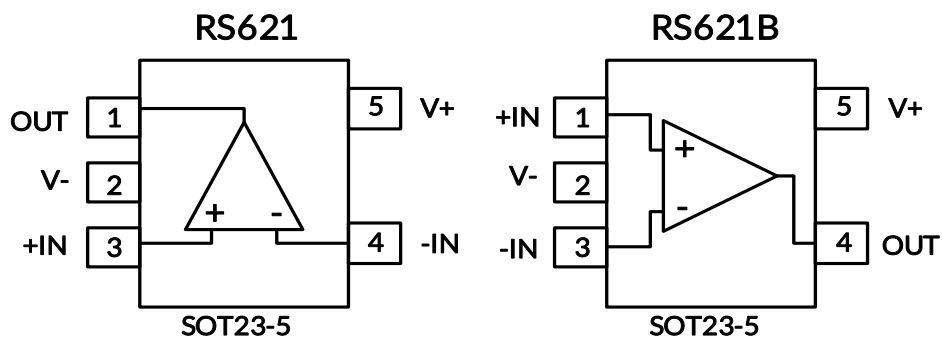
5 封装和订单说明⁽¹⁾

订单型号	封装类型	管脚	通道	工作温度(°C)	丝印 ⁽²⁾	MSL ⁽³⁾	包装规格
RS621XF	SOT23-5	5	1	-40°C~125°C	621	MSL3	Tape and Reel, 3000
RS621BXF	SOT23-5	5	1	-40°C~125°C	621B	MSL3	Tape and Reel, 3000
RS622XK	SOP8	8	2	-40°C~125°C	RS622	MSL3	Tape and Reel, 4000
RS622XM	MSOP8	8	2	-40°C~125°C	RS622	MSL3	Tape and Reel, 4000
RS622XTDE8	DFN2X2-8	8	2	-40°C~125°C	622	MSL3	Tape and Reel, 3000
RS622XQ	TSSOP8	8	2	-40°C~125°C	RS622	MSL3	Tape and Reel, 4000
RS624XP	SOP14	14	4	-40°C~125°C	RS624	MSL3	Tape and Reel, 4000
RS624XQ	TSSOP14	14	4	-40°C~125°C	RS624	MSL3	Tape and Reel, 4000
RS624XTDB14	DFN3X2-14	14	4	-40°C~125°C	RS624	MSL3	Tape and Reel, 3000

注意:

- (1) 该信息是当前版本的最新数据。这些数据如有更新，将及时更新到我司官网，恕不另行通知。
- (2) 丝印可能会有其他附加的代码，用于产品的内控追溯（包括数据代码和供应商代码）或者标志产地。
- (3) RUNIC 装配厂使用符合 JEDEC 工业标准 J-STD-20F 的通用预处理设置对 MSL 级别进行分类。如果您的最终应用对预处理设置非常关键，或者您有特殊要求，请与 RUNIC 技术支持联系。

6 引脚定义和功能

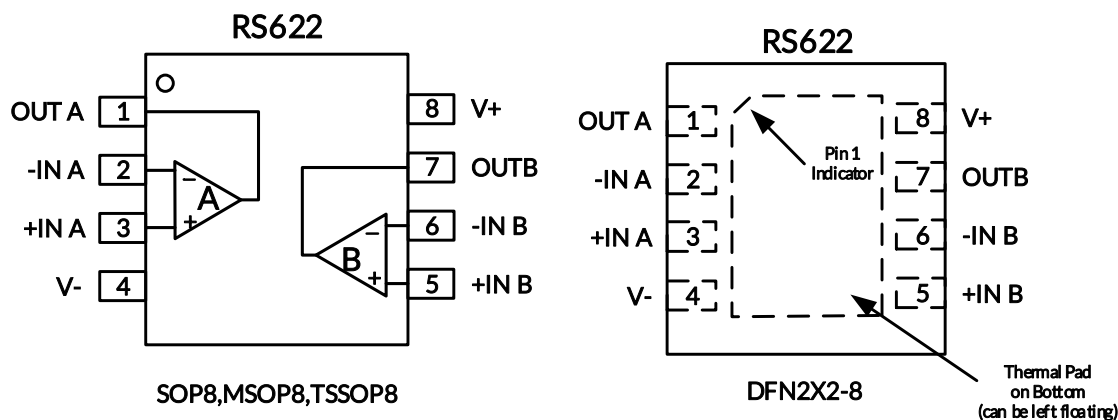


引脚功能

引脚名称	引脚		I/O ⁽¹⁾	功能说明
	RS621	RS621B		
	SOT23-5	SOT23-5		
-IN	4	3	I	反相输入脚
+IN	3	1	I	同相输入脚
OUT	1	4	O	输出脚
V-	2	2	-	负电源（或者低电压）供电脚
V+	5	5	-	正电源（或者高电压）供电脚

(1) I=输入管脚, O=输出管脚。

引脚定义和功能

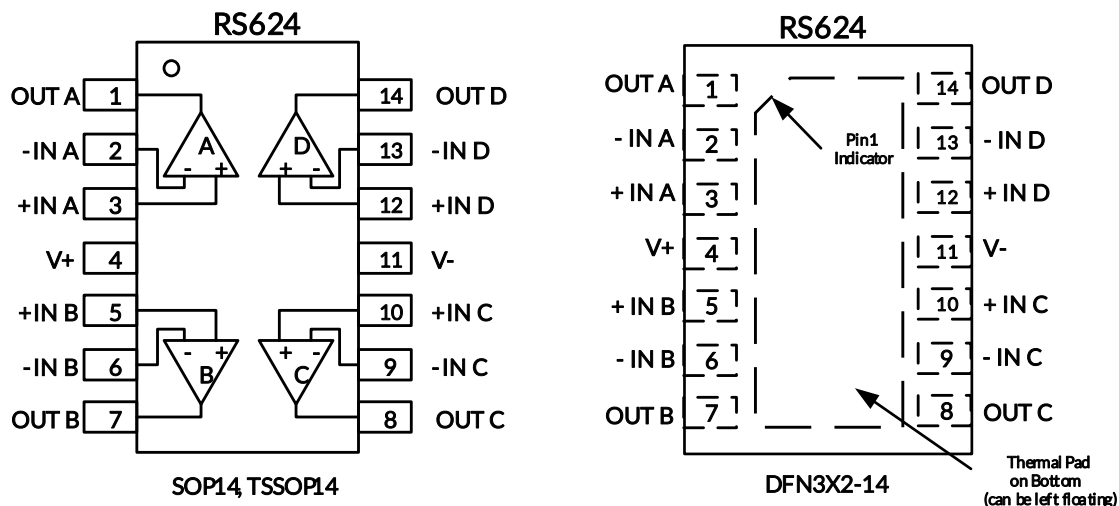


引脚功能

引脚名称	引脚	I/O ⁽¹⁾	功能说明
	RS622		
	SOP8, MSOP8, TSSOP8, DFN2X2-8		
-INA	2	I	A 通道反相输入端
+INA	3	I	A 通道同相输入端
-INB	6	I	B 通道反相输入端
+INB	5	I	B 通道同相输入端
OUTA	1	O	A 通道输出
OUTB	7	O	B 通道输出
V-	4	-	负电源（或者低电压）供电脚
V+	8	-	正电源（或者高电压）供电脚
-	散热焊盘	-	将散热焊盘连接到 V-

(1) I=输入管脚, O=输出管脚。

引脚定义和功能



引脚功能

引脚名称	引脚	I/O ⁽¹⁾	功能说明
	SOP14/TSSOP14/DFN3X2-14		
-INA	2	I	A 通道反相输入端
+INA	3	I	A 通道同相输入端
-INB	6	I	B 通道反相输入端
+INB	5	I	B 通道同相输入端
-INC	9	I	C 通道反相输入端
+INC	10	I	C 通道同相输入端
-IND	13	I	D 通道反相输入端
+IND	12	I	D 通道同相输入端
OUTA	1	O	A 通道输出
OUTB	7	O	B 通道输出
OUTC	8	O	C 通道输出
OUTD	14	O	D 通道输出
V-	11	-	负电源（或者低电压）供电脚
V+	4	-	正电源（或者高电压）供电脚
-	散热焊盘	-	将散热焊盘连接到 V-

(1) I=输入管脚, O=输出管脚。

7 规格

7.1 绝对最大额定参数

在自然通风温度范围内（除非特别注明）⁽¹⁾

			最小值	最大值	单位
电压参数	工作电压, $V_S = (V+) - (V-)$			7	V
	输入引脚 ⁽²⁾		(V-)-0.5	(V+)+0.5	
	输出引脚 ⁽³⁾		(V-)-0.5	(V+)+0.5	
电流参数	输入引脚 ⁽²⁾		-10	10	mA
	输出引脚 ⁽³⁾		-70	70	mA
	输出短路电流 ⁽⁴⁾		持续		
θ_{JA}	结至环境热阻 ⁽⁵⁾	SOT23-5		230	°C/W
		SOP8		110	
		MSOP8		170	
		TSSOP8		240	
		SOP14		105	
		TSSOP14		90	
		MSOP10		200	
		DFN2X2-8		80	
温度参数	自然通风条件下的工作温度范围, T_A		-40	125	°C
	结温, T_J ⁽⁶⁾			150	
	储存温度范围, T_{stg}		-65	150	

- (1) 这里只表示产品在测试条件下得到的极限值，并不表示产品在这些条件下或者其他超出规格限定的参数条件下能够正常工作，超过上述绝对最大额定值所规定的范围将对产品造成损害，无法预测产品在上述条件外的工作状态。如果产品长期在上述条件外的条件下工作，可能影响产品性能。
- (2) 输入端口内部设计有对电源轨的钳位保护二极管，当输入信号超过电源轨 0.5V 及以上时，必须限制输入的电流不超过 $\pm 10\text{mA}$ 。
- (3) 输出端口内部设计有对电源轨的钳位保护二极管，当输出信号超过电源轨 0.5V 及以上时，必须限制输出电流不超过 $\pm 70\text{mA}$ 。
- (4) 输出对地短路时会导致过热并对芯片造成永久损坏，故无法测试极限值。
- (5) 封装热阻抗根据 JEDEC-51 标准计算。
- (6) 最大功耗是有关 $T_{J(\text{MAX})}$ 、 $R_{\theta JA}$ 和 T_A 的函数。任意环境温度下的最大功耗为 $P_D = (T_{J(\text{MAX})} - T_A) / R_{\theta JA}$ 。适用于直接焊接到 PCB 上的封装。

7.2 ESD 等级

以下 ESD 信息仅针对在防静电保护区内操作的敏感设备。

			标称值	单位
$V_{(ESD)}$	静电放电	人体模型 (HBM)	± 5000	V
		机械模型 (MM)	± 400	



ESD 灵敏性警告

ESD 损坏的范围可以从细微的性能下降到完全的设备失效。精密集成电路可能更容易受到损坏，因为非常小的参数变化有可能导致器件不符合其公布的参数规格。

7.3 推荐工作条件

在自然通风温度范围内（除非特别注明）

		最小值	典型值	最大值	单位
工作电压范围, $V_s = (V+) - (V-)$	单电源供电	2.5		5.5	V
	双电源供电	± 1.25		± 2.75	

7.4 典型电气参数

测试条件为: $T_A = +25^{\circ}\text{C}$, $V_S = 5\text{V}$, $R_L = 10\text{k}\Omega$ 连接至 $V_S/2$, $V_{\text{OUT}} = V_S/2$, 全温⁽⁹⁾ = $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$ (除非特别注明)⁽¹⁾

参数		测试条件	T _J	RS621, RS622, RS624			
				最小值 ⁽²⁾	典型值 ⁽³⁾	最大值 ⁽²⁾	单位
供电参数							
V _S	工作电压范围		25℃	2.5		5.5	V
I _Q	每通道静态工作电流		25℃		600	800	μA
PSRR	电源抑制比	V _S =2.5V to 5.5V, V _{cm} =(V ₋)+0.5V	25℃	78	93		dB
			全温	72			
输入参数							
V _{os}	输入失调电压		25℃	-3	±0.7	3	mV
V _{os} TC	输入失调电压温漂		全温		2		μV/°C
I _B	输入偏置电流 ⁽⁴⁾ ⁽⁵⁾		25℃		±1	±10	pA
I _{os}	输入失调电流 ⁽⁴⁾		25℃		±1	±10	pA
V _{cm}	共模输入电压范围	V _S = 5.5V	25℃	-0.1		5.6	V
CMRR	共模抑制比	V _S = 5.5V, V _{cm} =-0.1V to 4V	25℃	74	92		dB
			全温	68			
		V _S = 5.5V, V _{cm} =-0.1V to 5.6V	25℃	62	83		
			全温	60			
输出参数							
A _{OL}	开环电压增益	R _L =2KΩ, V _o =0.15V to 4.85V	25℃	96	102		dB
			全温	83			
		R _L =10KΩ, V _o = 0.05V to 4.95V	25℃	98	106		
			全温	85			
	输出距轨电压	R _L =2KΩ	25℃		40		mV
R _L =10KΩ				7			
I _{out}	输出短路电流 ⁽⁶⁾ ⁽⁷⁾		25℃		50		mA
频率响应参数							
SR	压摆率 ⁽⁸⁾		25℃		3.7		V/μs
GBP	增益带宽积		25℃		7		MHz
PM	相位裕度		25℃		64		°
t _s	建立时间 0.1%				0.5		μs
	过载恢复时间	V _{IN} ·Gain≥V _S			0.5		μs
噪声参数							
e _n	输入电压噪声密度	f = 1KHz	25℃		11		nV/√Hz
		f = 10KHz	25℃		7.5		nV/√Hz

注意：

- (1) 该表仅代表指定温度下及工厂测试条件下的产品参数。工厂测试条件下，产品的自热非常有限。
- (2) 极限值是在 25°C 条件下进行的 100% 生产测试。通过使用统计质量控制（SQC）方法的相关性来确保工作温度范围的限制。
- (3) 典型值表示在表征时确定的最可能的参数规范。实际典型值可能随时间变化，也将取决于应用和配置。
- (4) 该参数由设计和/或特性保证，不需要在生产中进行测试。
- (5) 正电流对应流入产品的电流。
- (6) 最大功耗是有关 $T_{J(MAX)}$ 、 $R_{\theta JA}$ 和 T_A 的函数。任意环境温度下的最大功耗为 $P_D = (T_{J(MAX)} - T_A) / R_{\theta JA}$ 。适用于直接焊接到 PCB 上的封装。
- (7) 短路实验是瞬时实验。
- (8) 取值为正负转换速率中较慢的值。
- (9) 保证全温度范围。

7.5 典型参数曲线

注意：本说明后面提供的图表和表格是基于有限数量样本的统计摘要，仅供参考。

测试条件为: $T_A = +25^\circ\text{C}$, $V_S = 5\text{V}$, $R_L = 10\text{k}\Omega$ 连接至 $V_S/2$, $V_{OUT} = V_S/2$ (除非特别注明)。

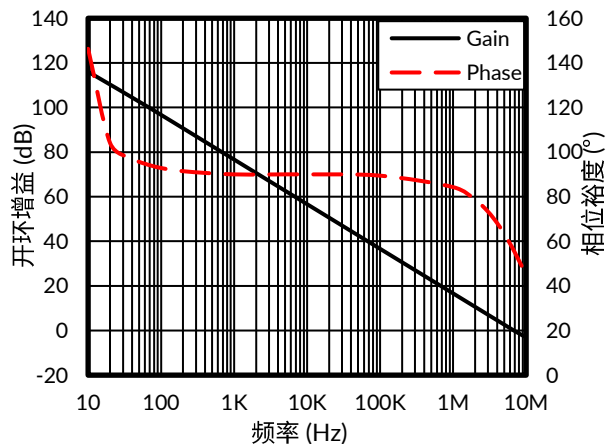


图 1. 开环增益和相位裕度与频率的关系

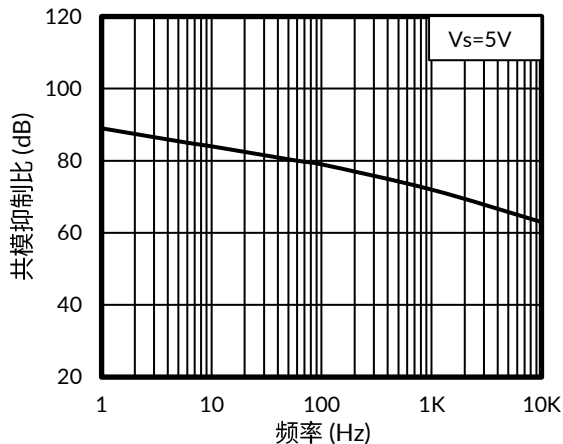


图 2. 共模抑制比与频率的关系

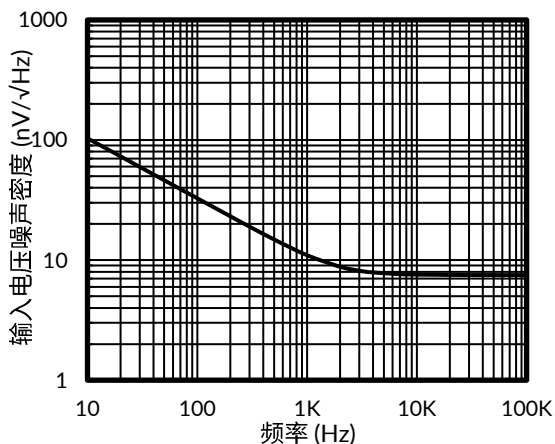


图 3. 输入电压噪声密度与频率的关系

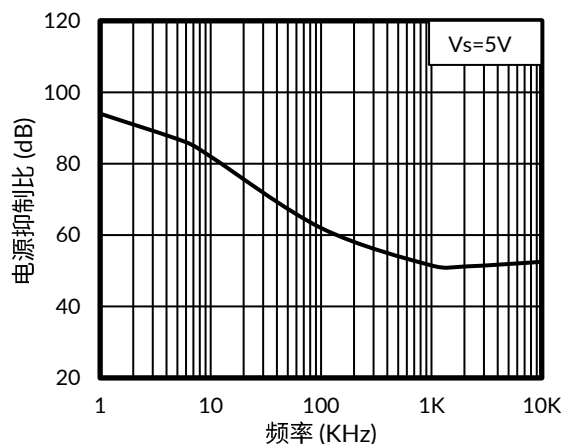


图 4. 电源抑制比与频率的关系

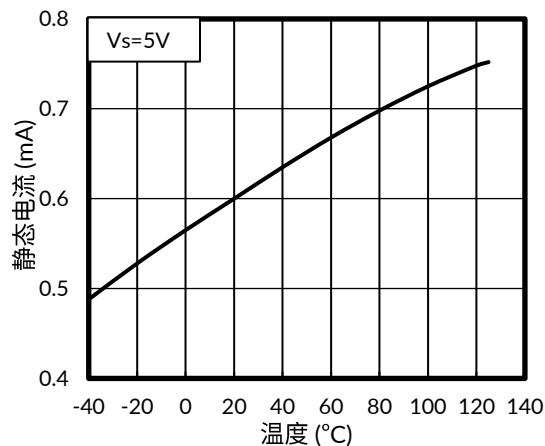


图 5. 静态电流与温度的关系

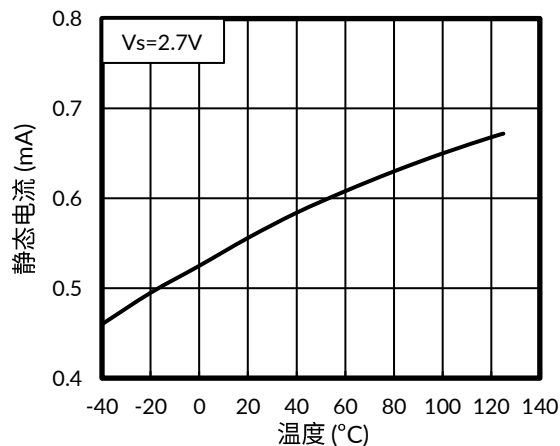


图 6. 静态电流与温度的关系

典型参数曲线

注意：本说明后面提供的图表和表格是基于有限数量样本的统计摘要，仅供参考。

测试条件为: $T_A = +25^{\circ}\text{C}$, $V_S = 5\text{V}$, $R_L = 10\text{k}\Omega$ 连接至 $V_S/2$, $V_{OUT} = V_S/2$ (除非特别注明)。

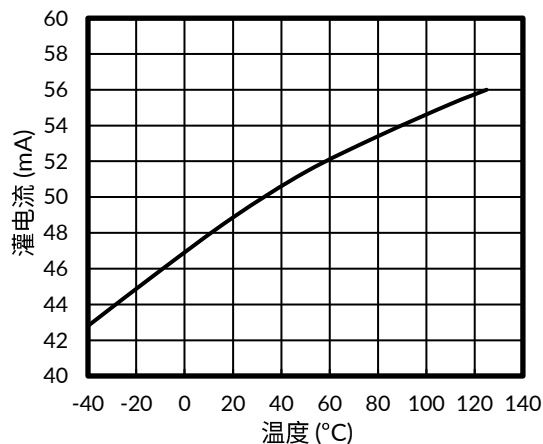


图 7. 灌电流与温度的关系

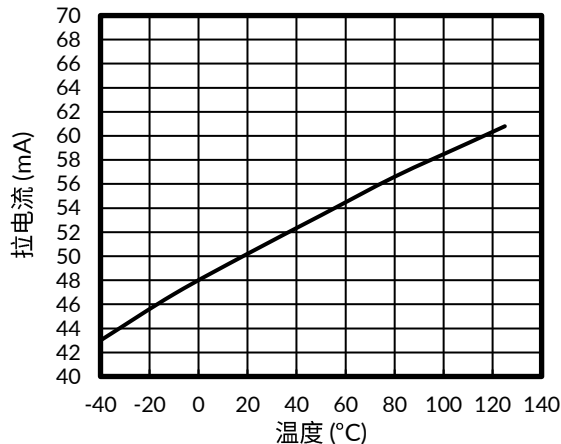


图 8. 拉电流与温度的关系

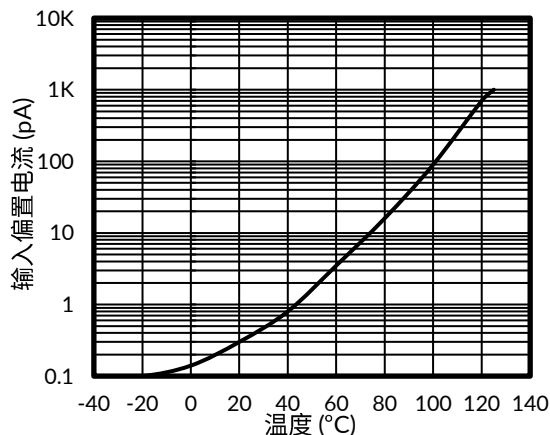


图 9. 输入偏置电流与温度的关系

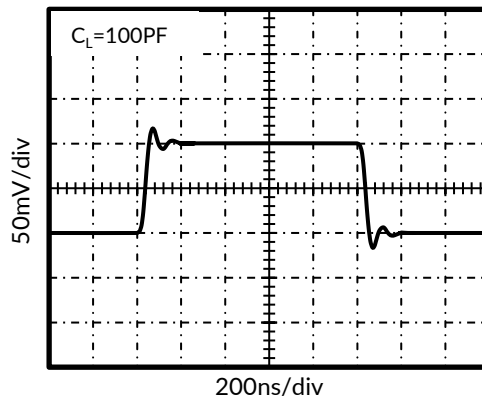


图 10. 小信号阶跃响应

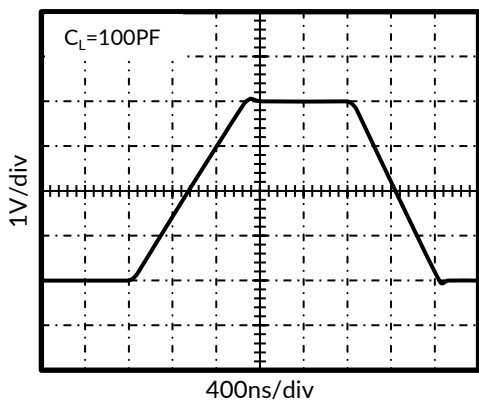


图 11. 大信号阶跃响应

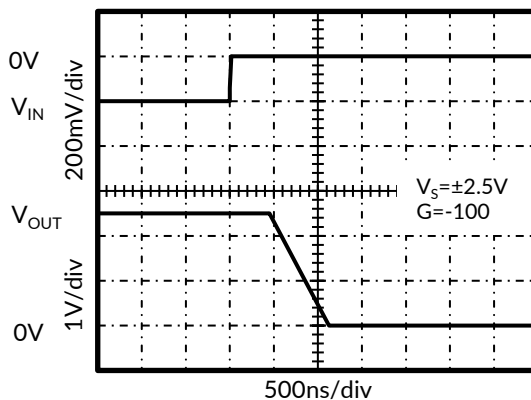


图 12. 正向过载恢复

典型参数曲线

注意：本说明后面提供的图表和表格是基于有限数量样本的统计摘要，仅供参考。

测试条件为: $T_A = +25^{\circ}\text{C}$, $V_S = 5\text{V}$, $R_L = 10\text{k}\Omega$ 连接至 $V_S/2$, $V_{OUT} = V_S/2$ (除非特别注明)。

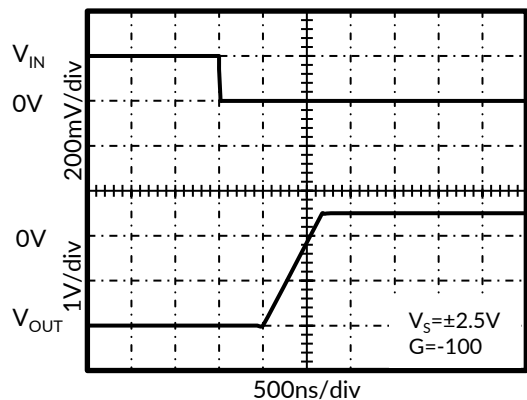


图 13. 反向过载恢复

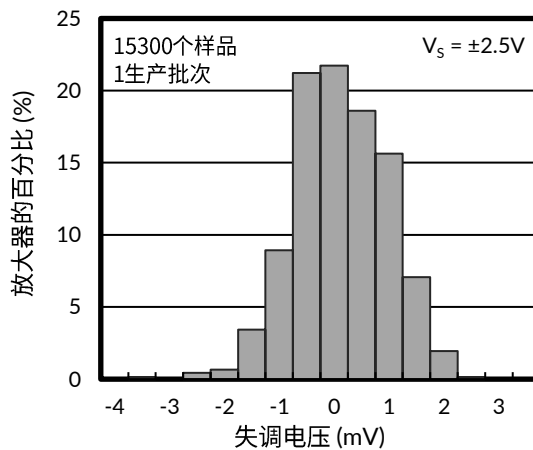


图 14. 失调电压分布

8 详细说明

8.1 概览

RS621, RS622, RS624 是高精度轨到轨运算放大器, 在单电源供电条件下, 可在 2.5V 至 5.5V ($\pm 1.25V$ 至 $\pm 2.75V$) 电压范围内工作。电源电压高于 7V 时 (绝对最大值) 会永久损坏放大器。轨到轨输出摆幅显著增加了动态范围 (特别在低电压供电应用中)。PCB 布局上需要在紧靠电源引脚放置一个 0.1 μF 的对地旁路电容。

8.2 反相保护

RS62X 系列具有内部反相保护。当输入超出线性共模电压范围时, 许多运算放大器表现出相位翻转。这种情况在同相放大电路中最常见, 当输入超出规定的共模电压范围时, 会导致输出相位翻转。RS62X 的输入可以防止共模电压过高的相位翻转, 工作电压会限制输出电压摆幅, 输出波形如图 15 所示。

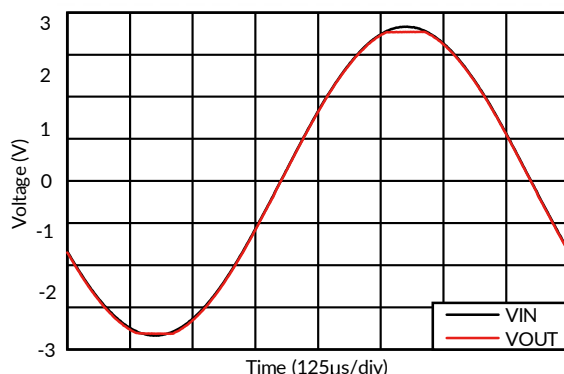


图 15. 在输入过驱动状态下无相位翻转的输出波形

8.3 电磁干扰抑制比 (EMIRR)

电磁干扰抑制比 (EMIRR) 表示运算放大器的抗电磁干扰能力。射频信号导致偏置电压的变化是运算放大器电路常见的干扰。运算放大器在抑制这种由 EMI 引起的偏置变化的能力表示为电磁干扰抑制比 (通过分贝值进行量化)。测量 EMIRR 有多种方式, 这里采用 IN+ 输入的方法, 它能具体描述当射频信号被施加到运算放大器的非反相输入引脚时的 EMIRR 性能。通常也多是选择采用同相输入的方法对 EMIRR 进行测试, 主要基于以下三个原因:

- 运放的输入引脚对 EMI 最敏感, 相对于供电脚和输出脚来说, 会更容易被 RF 信号干扰。
- 同相和反相输入运算放大器电路的输入具有对称的物理布局, 拥有几乎相同的 EMIRR。
- EMIRR 在同相脚上比在其他引脚上更容易测量, 因为同相输入引脚可以在 PCB 上做隔离。这种隔离允许 RF 信号直接施加到同相输入引脚, 而不会与其他组件或连接 PCB 的走线发生复杂的相互作用。

详细说明（续）

RS62X 的 EMIRR IN+ 与频率的关系如图 16 所示。同系列运算放大器都具有大致相同的 EMIRR IN+ 性能。RS62X 的单位增益带宽是 7MHz，在这个频带范围内 EMIRR 具有一致的通频特性，带外干扰抑制能力如下图所示。

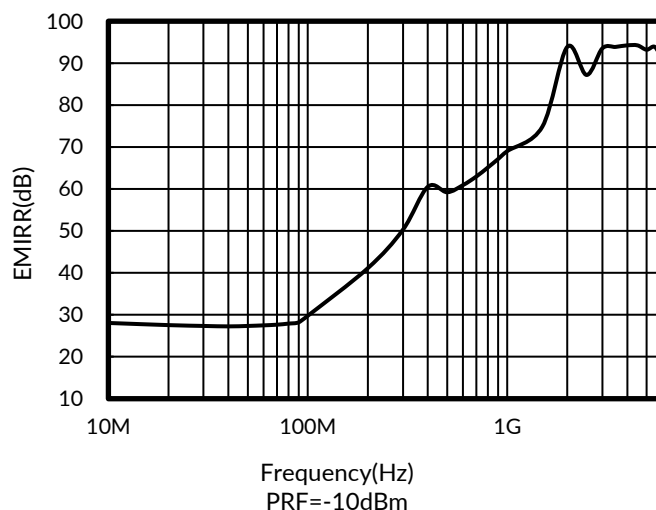


图 16. RS62X EMIRR和频率的关系

8.4 EMIRR IN+ 测试配置

测试 EMIRR IN+ 的电路配置如图 17 所示。将 RF 信号源连接到运算放大器的同相输入脚。运算放大器配置为单位增益缓冲电路，输出连接到低通滤波器（LPF）和数字万用表（DMM）。运算放大器输入处的大阻抗失配会导致电压反射；这个电压反射的影响可以定量计算。由此产生的直流偏移电压由万用表进行采样和测量。LPF 将万用表与可能干扰万用表精度的残余 RF 信号隔离开。

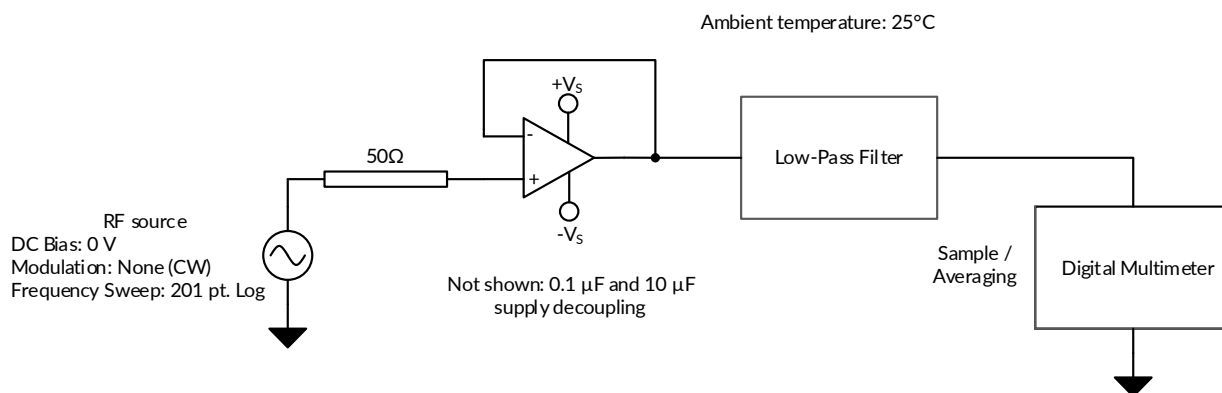


图 17. EMIRR IN+ 测试配置示意图

9 应用与设计

以下应用设计部分中的信息不是 Runic 组件规范的一部分，Runic 不保证其准确性或完整性。Runic 的客户负责确定组件是否适合其用途。客户应验证和测试其设计功能，以确认器件正常工作。

9.1 应用注意事项

RS62X 是高精度轨到轨运算放大器，在单电源供电条件下，可在 2.5V 至 5.5V ($\pm 1.25\text{V}$ 至 $\pm 2.75\text{V}$) 电压范围内工作。电源电压高于 7V 时（绝对最大值）会永久损坏放大器。轨到轨输出摆幅显著增加了动态范围（特别在低电压供电应用中）。PCB 布局上需要在紧靠电源引脚放置一个 $0.1\mu\text{F}$ 的对地旁路电容。

典型应用

9.2 25-kHz 低通滤波器

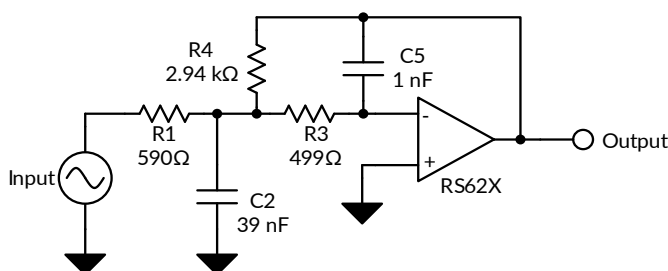


图 18. 25-kHz 低通滤波器

9.3 设计要求

低通滤波器通常用于信号处理应用中降低噪声并防止混叠。RS62X 系列芯片常用于构建高速、高精度有源滤波器。图 18 是一个信号处理应用中常见的二阶低通滤波器电路。

本设计示例使用以下参数：

- 增益 = 5V/V（反相增益）
- 低通截止频率 = 25kHz
- 通带增益峰值为 3dB 的二阶切比雪夫滤波器

9.4 详细设计流程

图 18 为用于低通二阶的无限增益多路反馈电路。使用式 1 计算电压传递函数。

$$\frac{\text{Output}}{\text{Input}}(s) = \frac{-1/R_1 R_3 C_2 C_5}{s^2 + (s/C_2) + (1/R_1 + 1/R_3 + 1/R_4) + 1/R_3 R_4 C_2 C_5} \quad (1)$$

该电路会将信号反相输出。对于该电路，使用式 2 计算直流增益和低通截止频率。

$$\text{Gain} = \frac{R_4}{R_1}$$

$$f_c = \frac{1}{2\pi} \sqrt{(1/R_3 R_4 C_2 C_5)} \quad (2)$$

9.5 应用曲线

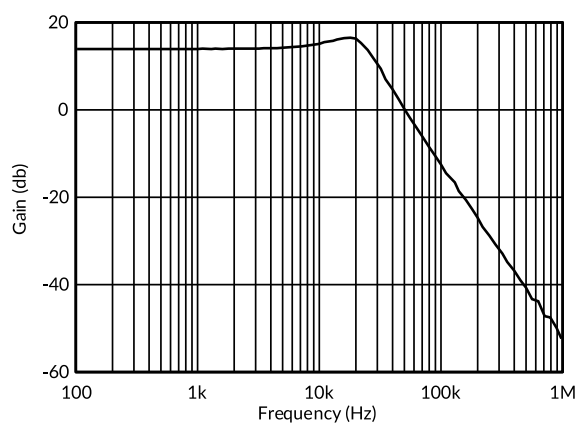


图 19. 低通滤波器

10 PCB 版图设计

10.1 PCB 布局设计注意事项

为了使芯片在应用中能充分表现出其性能，请注意 PCB 布局设计的注意事项。尽可能缩短走线，外部原件应尽可能靠近器件摆放。在每个供电脚和接地端之间接入低等效串联电阻 (ESR) 的 $0.1\mu\text{F}$ 陶瓷旁路电容，并尽量靠近器件摆放。

以上事项用于整个模拟电路，可以提高芯片性能并降低 EMI。

10.2 PCB 布局示意图

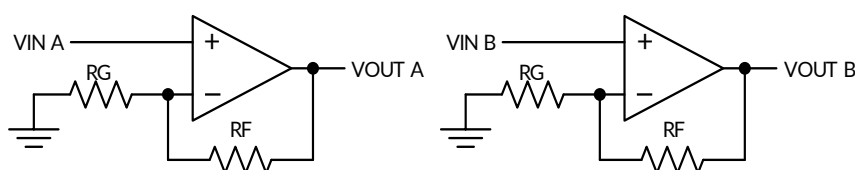


图 20. 应用原理图示意

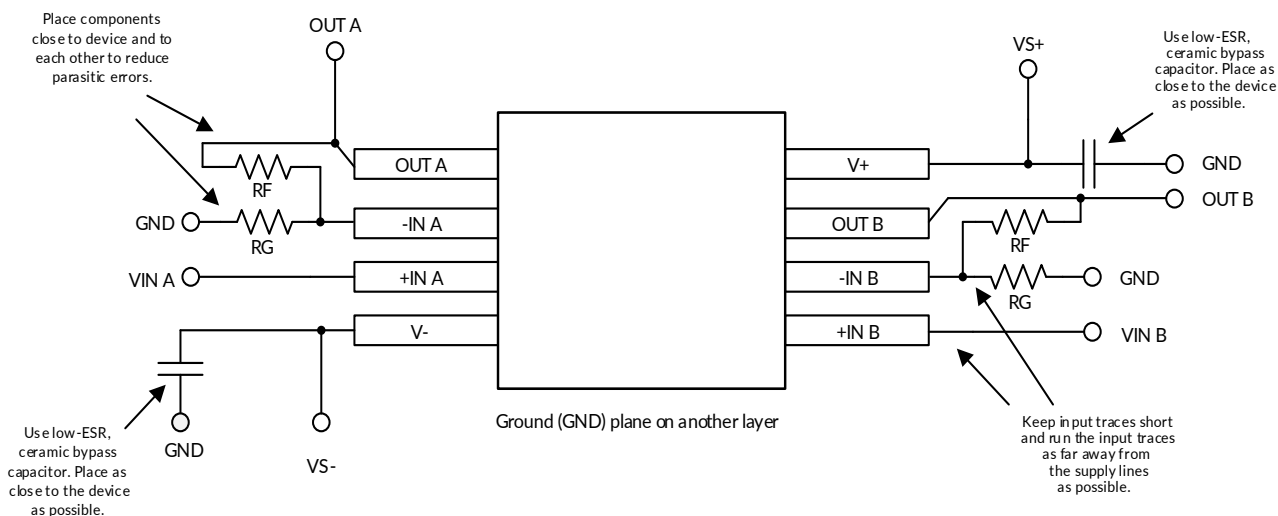
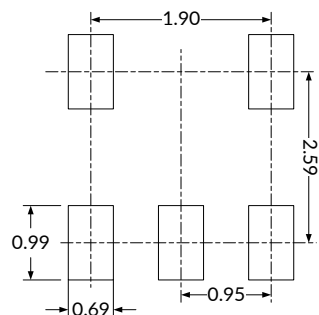
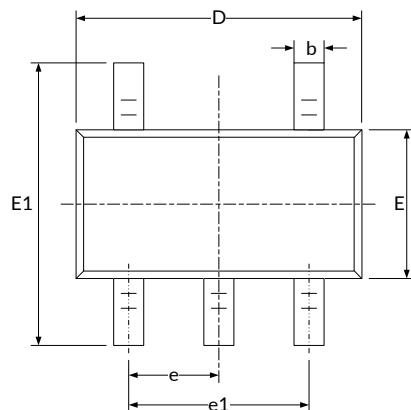


图 21. PCB布局建议

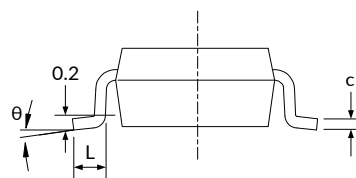
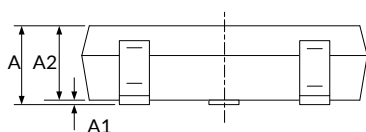
注意：该图为双通道运算放大器，对单通道运算放大器和四通道运算放大器请遵循类似的布局建议。

11 封装规格尺寸

SOT23-5⁽³⁾



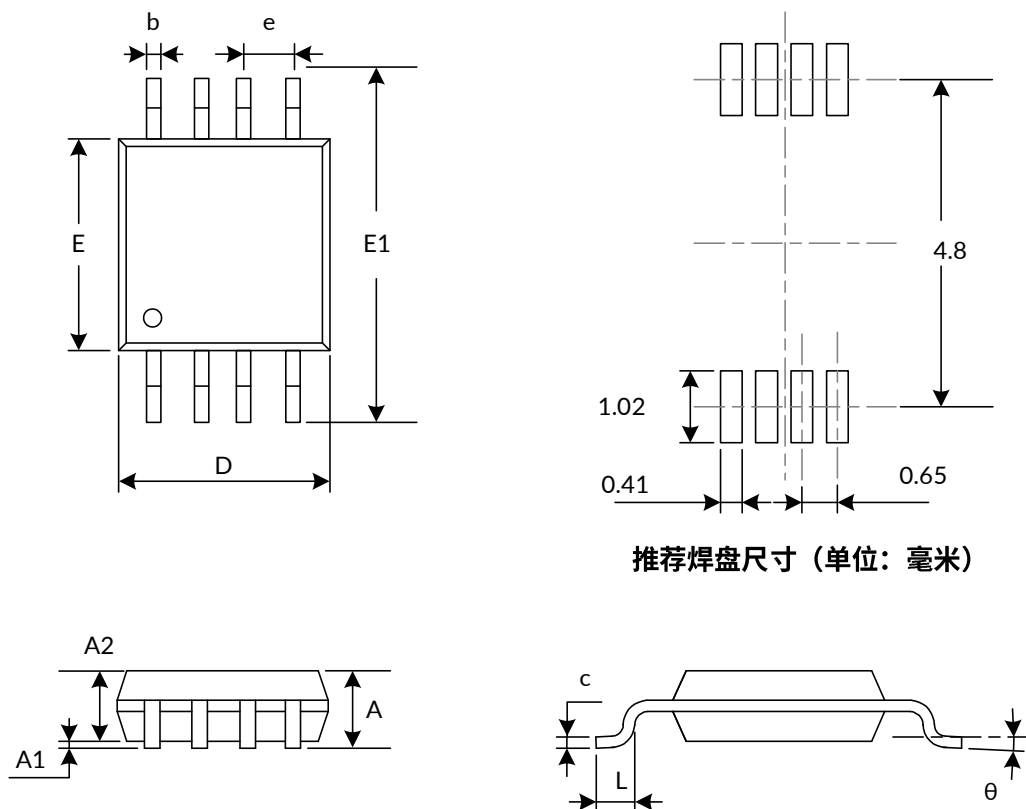
推荐焊盘尺寸 (单位: 毫米)



符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D ⁽¹⁾	2.820	3.020	0.111	0.119
E ⁽¹⁾	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950(BSC) ⁽²⁾		0.037(BSC) ⁽²⁾	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
θ	0°	8°	0°	8°

注意:

1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

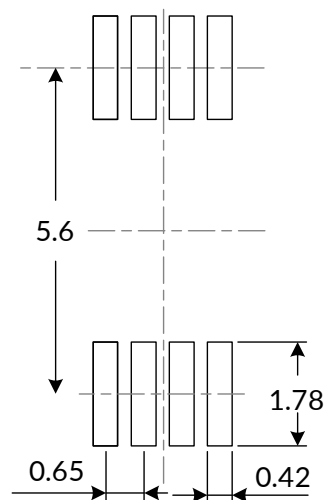
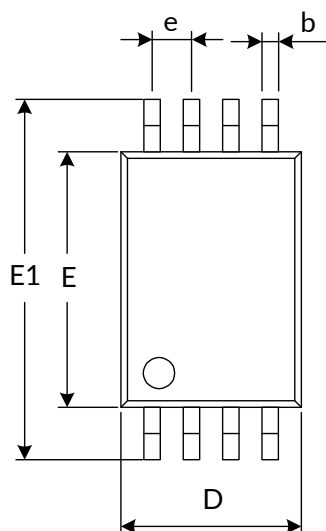
MSOP8⁽³⁾


符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	0.820	1.100	0.032	0.043
A1	0.020	0.150	0.001	0.006
A2	0.750	0.950	0.030	0.037
b	0.250	0.380	0.010	0.015
c	0.090	0.230	0.004	0.009
D ⁽¹⁾	2.900	3.100	0.114	0.122
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
E ⁽¹⁾	2.900	3.100	0.114	0.122
E1	4.750	5.050	0.187	0.199
L	0.400	0.800	0.016	0.031
θ	0°	6°	0°	6°

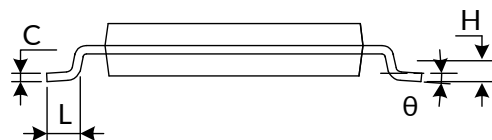
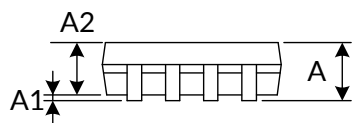
注意:

1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

TSSOP8 (3)



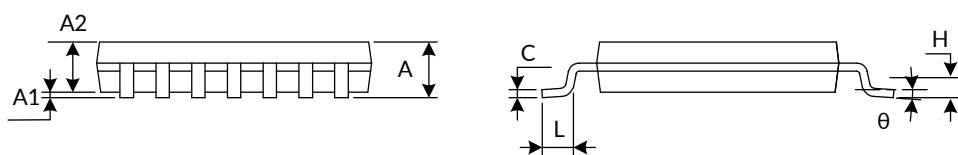
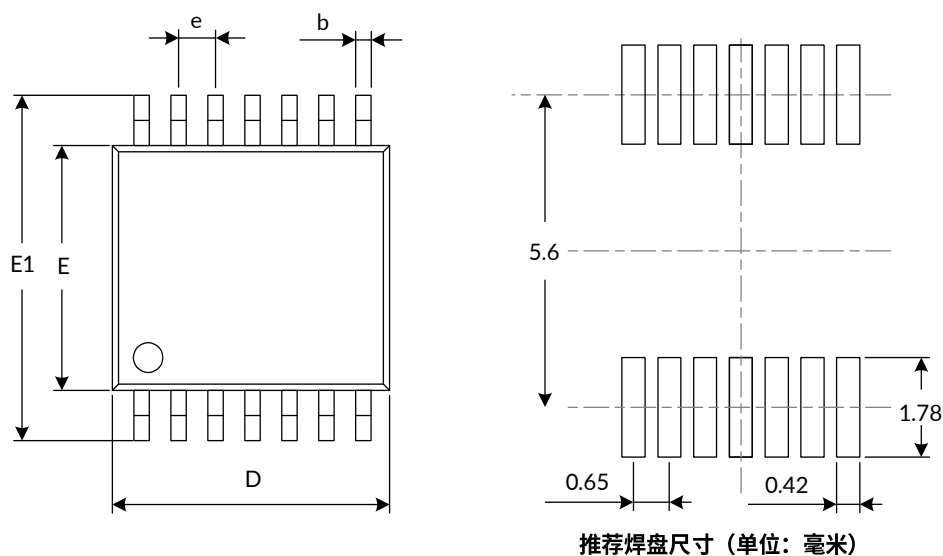
推荐焊盘尺寸 (单位: 毫米)



符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		1.200		0.047
A1	0.050	0.150	0.002	0.006
A2	0.800	1.050	0.031	0.041
b	0.190	0.300	0.007	0.012
c	0.090	0.200	0.004	0.008
D ⁽¹⁾	2.900	3.100	0.114	0.122
E ⁽¹⁾	4.300	4.500	0.169	0.177
E1	6.250	6.550	0.246	0.258
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
L	0.500	0.700	0.020	0.028
H	0.250(TYP)		0.010(TYP)	
θ	1°	7°	1°	7°

注意:

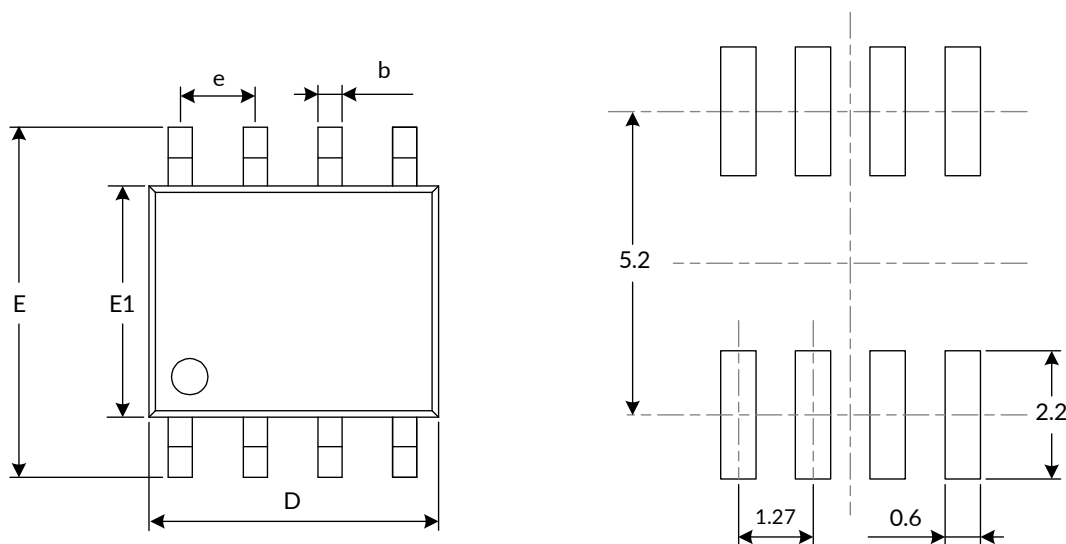
1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

TSSOP14⁽³⁾


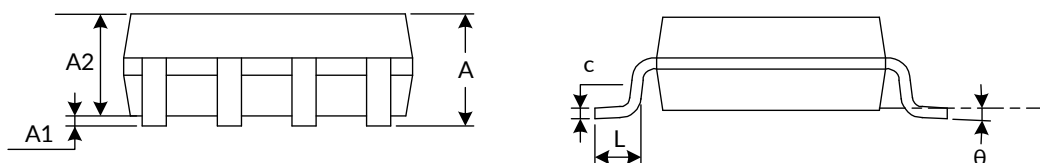
符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		1.200		0.047
A1	0.050	0.150	0.002	0.006
A2	0.800	1.050	0.031	0.041
b	0.190	0.300	0.007	0.012
c	0.090	0.200	0.004	0.008
D ⁽¹⁾	4.860	5.100	0.191	0.201
E ⁽¹⁾	4.300	4.500	0.169	0.177
E1	6.250	6.550	0.246	0.258
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
L	0.500	0.700	0.020	0.028
H	0.250(TYP)		0.010(TYP)	
θ	1°	7°	1°	7°

注意:

1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

SOP8⁽³⁾


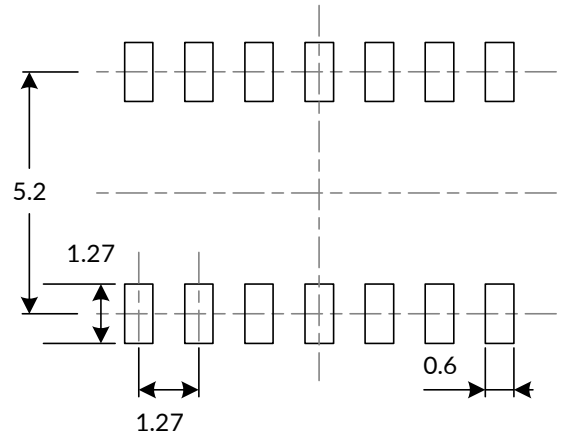
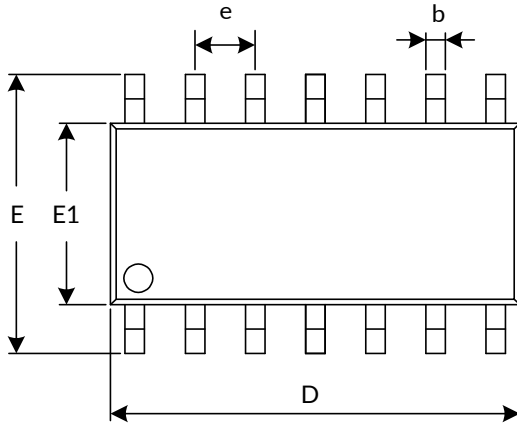
推荐焊盘尺寸 (单位: 毫米)



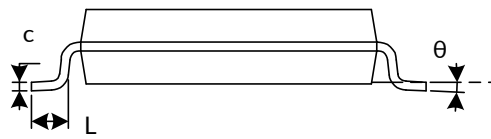
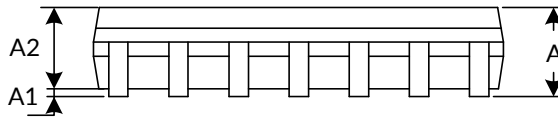
符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D ⁽¹⁾	4.800	5.000	0.189	0.197
e	1.270(BSC) ⁽²⁾		0.050(BSC) ⁽²⁾	
E	5.800	6.200	0.228	0.244
E1 ⁽¹⁾	3.800	4.000	0.150	0.157
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

注意:

1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

SOP14⁽³⁾


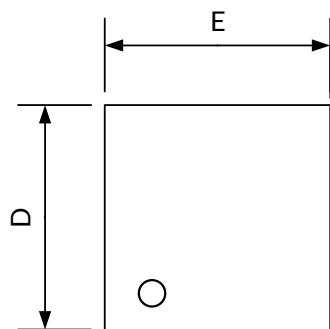
推荐焊盘尺寸 (单位: 毫米)



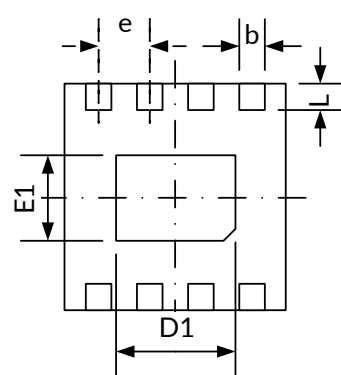
符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.310	0.510	0.012	0.020
c	0.100	0.250	0.004	0.010
D ⁽¹⁾	8.450	8.850	0.333	0.348
e	1.270(BSC) ⁽²⁾		0.050(BSC) ⁽²⁾	
E	5.800	6.200	0.228	0.244
E1 ⁽¹⁾	3.800	4.000	0.150	0.157
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

注意:

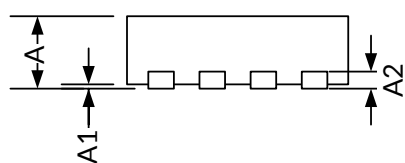
1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

DFN2X2-8⁽²⁾


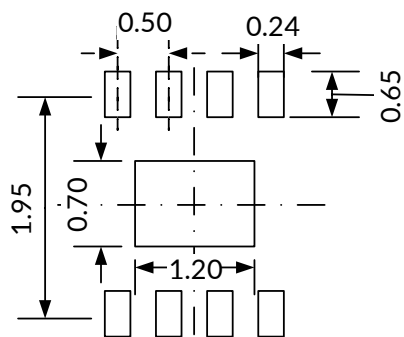
顶视图



底视图



侧视图

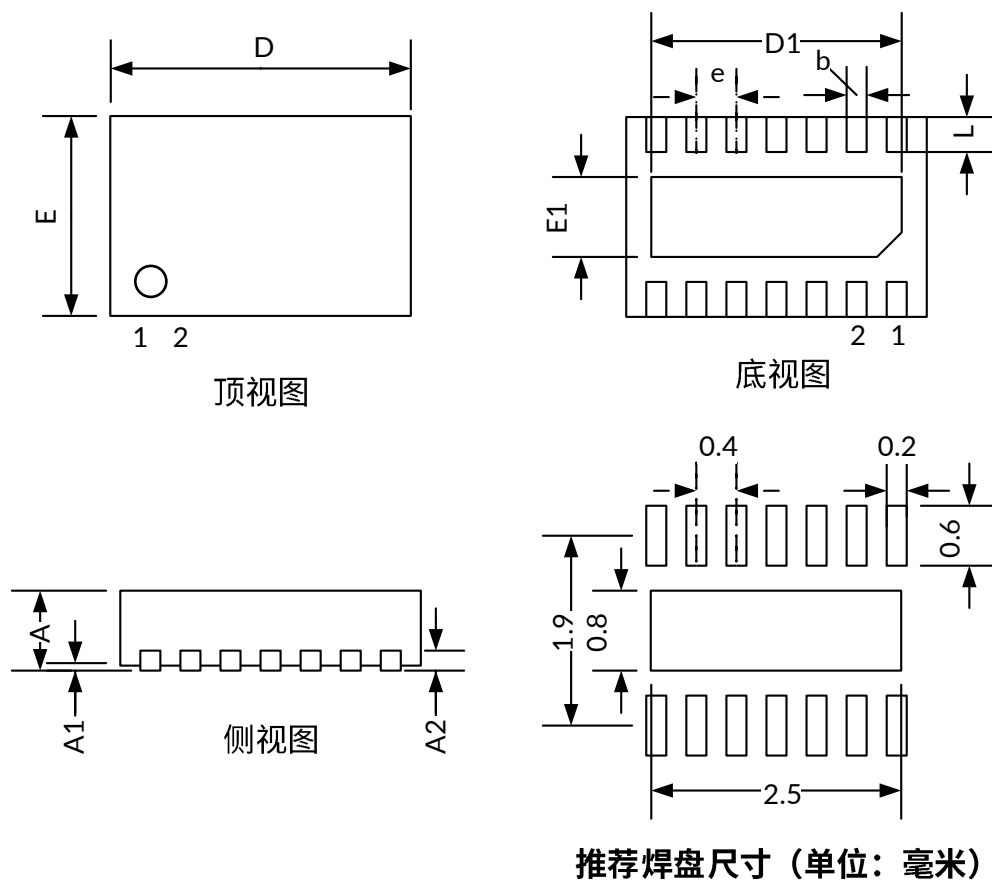


推荐焊盘尺寸 (单位: 毫米)

符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	0.700	0.800	0.028	0.031
A1	0.000	0.050	0.000	0.002
A2	0.203(TYP)		0.008(TYP)	
b	0.180	0.300	0.007	0.012
D ⁽¹⁾	1.900	2.100	0.075	0.083
D1	1.100	1.300	0.043	0.051
E ⁽¹⁾	1.900	2.100	0.075	0.083
E1	0.600	0.800	0.024	0.031
e	0.500(TYP)		0.020(TYP)	
L	0.250	0.450	0.010	0.018

注意:

1. 不包括每侧最大 0.075mm 的塑封料或金属突起。
2. 本图如有更改, 恕不另行通知。

DFN3X2-14⁽²⁾


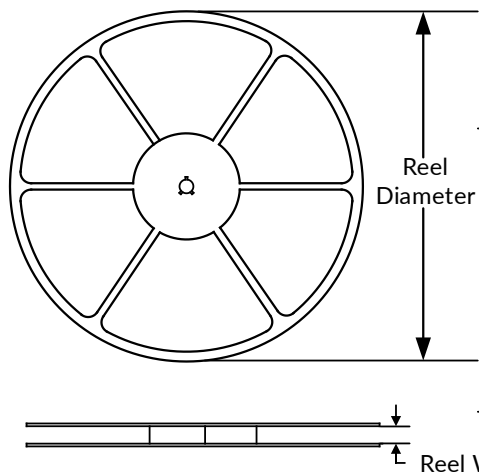
符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	0.700	0.800	0.028	0.031
A1	0.000	0.050	0.000	0.002
A2	0.200		0.008	
b	0.150	0.250	0.006	0.010
D ⁽¹⁾	2.900	3.100	0.114	0.122
D1	2.400	2.600	0.094	0.102
E ⁽¹⁾	1.900	2.100	0.075	0.083
E1	0.700	0.900	0.028	0.035
e	0.400 TYP		0.016 TYP	
L	0.300	0.400	0.012	0.016

注意:

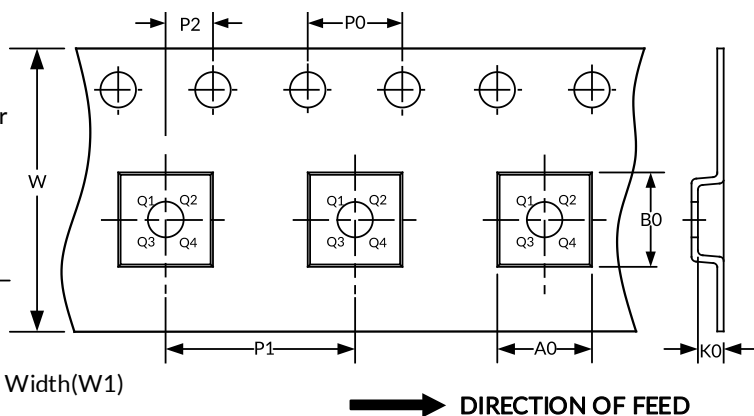
1. 不包括每侧最大 0.075mm 的塑封料或金属突起。
2. 本图如有更改, 恕不另行通知。

12 包装规格尺寸

卷盘尺寸



编带尺寸



注意：图片仅供参考。请以实物为标准。

关键参数表

Package Type	Reel Diameter	Reel Width (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	Pin1 Quadrant
SOT23-5	7"	9.5	3.20	3.20	1.40	4.0	4.0	2.0	8.0	Q3
SOP8	13"	12.4	6.40	5.40	2.10	4.0	8.0	2.0	12.0	Q1
MSOP8	13"	12.4	5.20	3.30	1.50	4.0	8.0	2.0	12.0	Q1
TSSOP8	13"	12.4	6.90	3.45	1.65	4.0	8.0	2.0	12.0	Q1
SOP14	13"	16.4	6.60	9.30	2.10	4.0	8.0	2.0	16.0	Q1
TSSOP14	13"	12.4	6.95	5.60	1.20	4.0	8.0	2.0	12.0	Q1
DFN2X2-8	7"	9.5	2.30	2.30	1.10	4.0	4.0	2.0	8.0	Q2
DFN3X2-14	7"	9.5	3.30	2.30	0.95	4.0	4.0	2.0	8.0	Q1

注意：

- 所有尺寸均为标称尺寸。
- 不包括每边最大 0.15 毫米的塑封料或金属突起。

重要通知及免责声明

江苏 RUNIC 科技有限公司将准确可靠地提供技术和可靠性数据 (包括数据表)、设计资源 (包括参考设计)、应用或其他设计建议、WEB 工具、安全信息等资源, 不保证无任何缺陷, 也不作任何明示或暗示的保证, 包括但不限于适用性保证, 暗示其适用于特定目的的应用。且没有侵犯任何第三方的知识产权。

这些资源适用于使用 RUNIC 产品设计的熟练开发人员, 您将全权负责: (1)为您的应用程序选择合适的产品; (2) 设计、验证和测试您的应用程序; (3) 确保您的应用程序符合适用标准、安全标准或其他要求; (4) RUNIC 及 RUNIC 标识为 RUNIC INCORPORATED 的注册商标。所有商标均为其各自所有者的财产; (5) 对于发生改变的细节, 应查看修订文件中包含的修订历史。资源如有更改, 恕不另行通知。本公司对使用本芯片设计的终端产品的侵犯专利的行为或侵犯第三方知识产权的行为不承担任何连带责任。